





زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: مدار منطقی، مدارهای منطقی

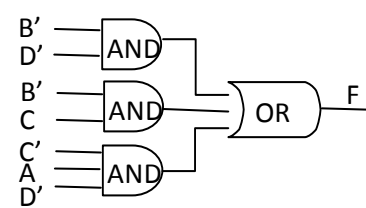
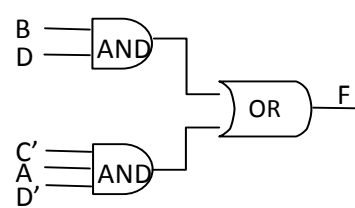
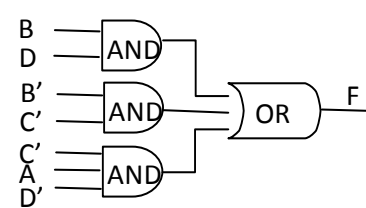
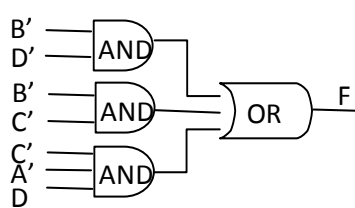
رشته تحصیلی/کد درس: مهندسی کامپیوتر (نرم افزار) ۱۱۱۵۰۷۶ - مهندسی فناوری اطلاعات، مهندسی فناوری اطلاعات

کامپیوتر-نرم افزار (چندبخشی)، علوم کامپیوتر (چندبخشی)، مهندسی کامپیوتر (سخت افزار) چندبخشی ۱۱۱۵۱۳۹ - مهندسی

مدیریت اجرایی (چندبخشی) ۱۱۱۵۱۹۷ - علوم کامپیوتر ۱۱۱۹۰۰۹

۹- کدام مدار مربوط به تابع زیر می باشد؟

$$F(A, B, C, D) = \sum(0, 1, 2, 5, 8, 9, 10)$$



۱۰- ساده ترین شکل تابع زیر که دارای حالات بی اهمیت (d) هم می باشد کدام گزینه است؟

$$F(W, X, Y, Z) = \sum(1, 3, 5, 7, 10, 11, 12, 13, 14, 15) + d(0, 2, 4, 6, 8, 9)$$

۴ . W

۳ . Y

۲ . X

۱ . X

۱۱- خروجی عبارت زیر کدام گزینه می باشد؟

$$F = X \oplus X' \oplus X \oplus X' \oplus X \oplus X'$$

۲ .  $F = 0$

۱ .  $F = 1$

۴ .  $If (X' == 1) then (F = 0)$

۳ .  $if (X == 1) then (F = 0)$

۱۲- خروجی عبارت زیر کدام گزینه است؟

$$F = X.X'.(X')'.((X'))'.(((X'))')$$

۱ . همیشه برابر صفر خواهد بود.

۲ . همیشه برابر یک خواهد بود.

۳ . اگر  $X$  برابر با یک باشد خروجی نیز یک خواهد شد.

۴ . با توجه به مقدار  $X$  خروجی ممکن است صفر یا یک باشد.

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

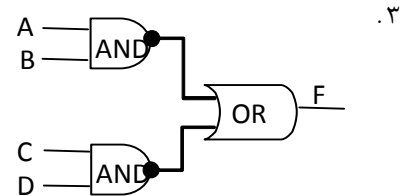
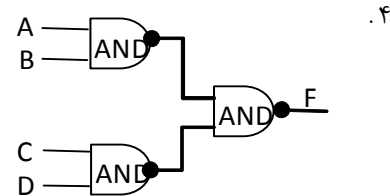
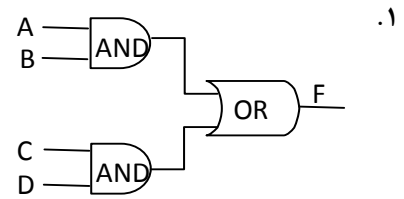
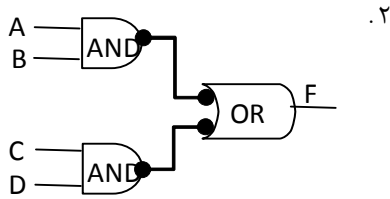
عنوان درس: مدار منطقی، مدارهای منطقی

رشته تحصیلی/کد درس: مهندسی کامپیوتر (نرم افزار) ۱۱۵۰۷۶ - مهندسی فناوری اطلاعات، مهندسی فناوری اطلاعات

کامپیوتر - نرم افزار (چندبخشی)، علوم کامپیوتر (چندبخشی)، مهندسی کامپیوتر (سخت افزار) چندبخشی ۱۱۵۱۳۹ - مهندسی

مدیریت اجرایی (چندبخشی) ۱۱۵۱۹۷ - علوم کامپیوتر ۱۱۹۰۰۹

۱۳- خروجی کدام مدار با مدارات دیگر متفاوت است؟



۱۴- کدام گزینه با سایر گزینه ها متفاوت است؟

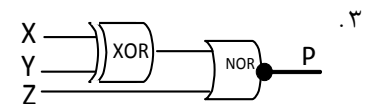
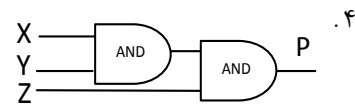
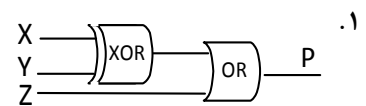
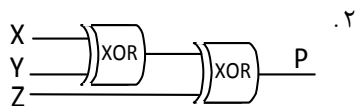
۴.  $(X \oplus Y)'$

۳.  $X' \oplus Y$

۲.  $X' \oplus Y'$

۱.  $X \oplus Y'$

۱۵- فرض کنید بخواهیم یک پیام سه بیتی  $(XYZ)$  را همراه با یک بیت توازن زوج  $(P)$  ارسال کنیم. مدار مولد توازن آن کدام گزینه خواهد بود؟



۱۶- کدام مدار از نوع مدارات ترتیبی می باشد؟

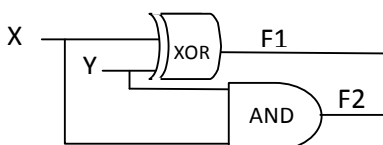
۴. شمارنده

۳. نیم جمع کننده

۲. مولتی پلکسر

۱. دیکدر

۱۷- کدام گزینه در مورد مدار زیر صحیح است؟



۲. مدار یک (تمام) جمع کننده دودویی می باشد.

۱. مدار یک نیم جمع کننده دودویی می باشد.

۴. مدار یک مولتی پلکسر می باشد.

۳. مدار یک رمزگشا (دیکدر) می باشد.

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

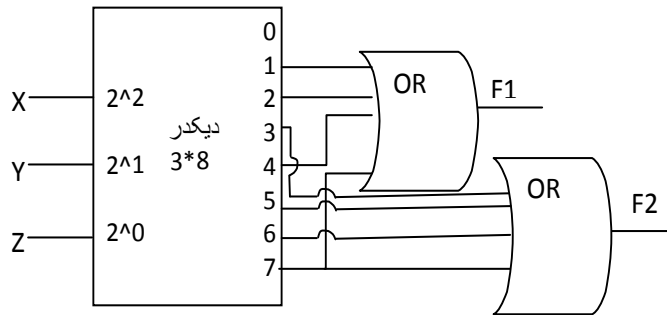
عنوان درس: مدار منطقی، مدارهای منطقی

رشته تحصیلی/کد درس: مهندسی کامپیوتر (نرم افزار) ۱۱۵۰۷۶ - مهندسی فناوری اطلاعات، مهندسی فناوری اطلاعات

کامپیوتر-نرم افزار (چندبخشی)، علوم کامپیوتر (چندبخشی)، مهندسی کامپیوتر (سخت افزار) چندبخشی ۱۱۵۱۳۹ - مهندسی

مدیریت اجرایی (چندبخشی) ۱۱۵۱۹۷ - علوم کامپیوتر ۱۱۹۰۰۹

۱۸- مدار زیر می تواند جایگزین کدام قطعه گردد؟



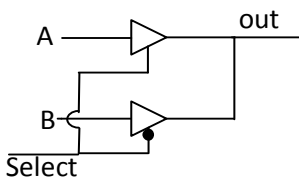
۲. جمع کننده BCD

۱. نیم جمع کننده دودویی

۴. مولتی پلکسر ۲ به ۱

۳. جمع کننده دودویی کامل

۱۹- مدار زیر چیست؟



۲. دیکدر

۱. مولتی پلکسر

۴. جمع کننده دودویی کامل

۳. انکدر

۲۰- تفاوت مدار ترتیبی و ترکیبی چیست؟

۲. هیچ تفاوتی ندارند.

۱. مدارات ترتیبی حافظه دارند.

۴. مدارات ترتیبی نیاز به ورودی ندارند.

۳. مدارات ترکیبی حافظه دارند.

۲۱- کدام فلیپ فلاپ دارای حالت مبهم می باشد؟

۴. D

۳. T

۲. RS

۱. JK



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

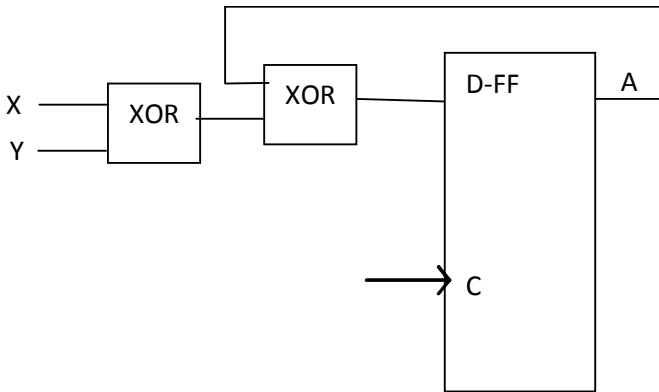
عنوان درس: مدار منطقی، مدارهای منطقی

رشته تحصیلی/کد درس: مهندسی کامپیوتر (نرم افزار) ۱۱۱۵۰۷۶ - مهندسی فناوری اطلاعات، مهندسی فناوری اطلاعا

کامپیوتر-نرم افزار (چندبخشی)، علوم کامپیوتر (چندبخشی)، مهندسی کامپیوتر (سخت افزار) چندبخشی ۱۱۱۵۱۳۹ - مهندسی

مدیریت اجرایی (چندبخشی) ۱۱۱۵۱۹۷ - علوم کامپیوتر ۱۱۱۹۰۰۹

۲۲- نمودار حالت مدار ترتیبی زیر که از یک فلیپ فلاپ نوع D و دو گیت XOR تشکیل گردیده دارای چند حالت می باشد؟

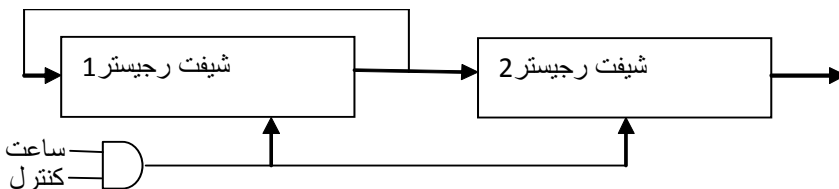


۱. دو حالت      ۲. سه حالت      ۳. چهار حالت      ۴. پنج حالت

۲۳- محتوای یک ثبات چهار بیتی در آغاز ۱۱۰۰ می باشد. ثبات سه بار با ورودی سریال ۱۱۰ به راست جابجا می شود. محتوای ثبات در پایان سه بار جابجایی کدام گزینه خواهد بود؟

۱. ۱۱۰۰      ۲. ۱۱۰۱      ۳. ۱۱۱۰      ۴. ۰۰۱۱

۲۴- مدار زیر چه کاری انجام می دهد؟



۱. انتقال موازی اطلاعات از رجیستر ۱ به رجیستر ۲      ۲. انتقال سریال اطلاعات از رجیستر ۲ به رجیستر ۱  
۳. انتقال موازی اطلاعات از رجیستر ۲ به رجیستر ۱      ۴. انتقال سریال اطلاعات از رجیستر ۱ به رجیستر ۲

۲۵- شمارنده جانسونی که دارای پنج فلیپ فلاپ باشد یک رشته چند حالتی را تولید خواهد نمود؟

۱. ۷      ۲. ۸      ۳. ۹      ۴. ۱۰

### سوالات تشریحی

نمره ۱.۳۵

۱- تابع زیر را ساده نمایید سپس مدار معادل آن را طراحی نمایید.

$$F(W, X, Y, Z) = \sum (0, 1, 2, 4, 5, 6, 8, 9, 12, 13, 14)$$

نمره ۰.۰۳

۲- تابع زیر را با گیت های NAND پیاده سازی کنید.

$$F(X, Y, Z) = \sum (1, 2, 3, 4, 5, 7)$$



تعداد سوالات: تستی: ۲۵ تشریحی: ۵

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

عنوان درس: مدار منطقی، مدارهای منطقی

رشته تحصیلی/کد درس: مهندسی کامپیوتر (نرم افزار) ۱۱۱۵۰۷۶ - مهندسی فناوری اطلاعات، مهندسی فناوری اطلاعات

کامپیوتر - نرم افزار (چندبخشی)، علوم کامپیوتر (چندبخشی)، مهندسی کامپیوتر (سخت افزار) چندبخشی ۱۱۱۵۱۳۹ - مهندسی

مدیریت اجرایی (چندبخشی) ۱۱۱۵۱۹۷ - علوم کامپیوتر ۱۱۱۹۰۰۹

نمره ۱.۶۲

۳- با استفاده از دو نیم جمع کننده و گیت های منطقی یک جمع کننده کامل طراحی نمایید.

نمره ۱.۵۹

۴- با استفاده از ترکیب مولتی پلکسرهای ۴ به ۱ و ۲ به ۱ یک مولتی پلکسر ۸ به ۱ طراحی نمایید.

نمره ۲.۴۱

۵- نمودار منطقی یک شمارنده BCD موج گونه را با استفاده از فلیپ فلاپ JK رسم نمایید.

مدار منطقی ترم دوم ۹۱\_۹۰

الف	1
ج	2
ب.ب	3
د	4
د	5
الف	6
د	7
ج	8
ب.ب	9
ب.ب	10
الف	11
الف	12
ج	13
ب.ب	14
ب.ب	15
د	16
الف	17
ج	18
الف	19
الف	20
ب.ب	21
الف	22
ب.ب	23
د	24
د	25