



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازنده ۲

رشته تحصیلی/کد درس: مهندسی کامپیوتر(سخت افزار) ۱۱۱۵۲۱۰

استفاده از ماشین حساب مهندسی مجاز است

۱- آدرس حافظه دستور بعدی اجرا شده بوسیله ریزپردازنده ها که در مد واقعی عمل می نماید ، برای $IP=ABCDH$ و $CS=3456H$ کدام است؟

۰۴ . 3F12DH

۰۳ . 25000H

۰۲ . 24A00H

۰۱ . 12000H

۲- آدرس دهی حافظه مد حفاظت شده ، امکان دست یابی به کدام ناحیه از حافظه را در ریزپردازنده 80286 فراهم می آورد؟

۰۲ . ثبات SS

۰۱ . تمام 16M

۰۴ . ثبات DS

۰۳ . A00000H-A01000H

۳- از چه نماد خاصی برای اشاره به داده فوری استفاده می شود؟

۰۴ . []

۰۳ . #

۰۲ . \$

۰۱ . %

۴- در دستور $MOV [BX],[DI]$ چه بخشی نادرست است؟

۰۲ . سایز ثبات

۰۱ . کد عمل

۰۴ . روش آدرس دهی

۰۳ . انتقال داده حافظه به حافظه

۵- 80386 و بالاتر از آن، از جابجاییبیتی برای پرش به هر مکان در قطعه کد $G4$ بیتی استفاده می کند.

۰۴ . ۶۴

۰۳ . ۳۲

۰۲ . ۱۶

۰۱ . ۸

۶- دستورات $PUSH$ و POP همیشهبیت عدد را بین پشته و یک ثبات و یا مکان حافظه در ریزپردازنده 8086-80286 بار می کنند.

۰۴ . ۶۴

۰۳ . ۳۲

۰۲ . ۱۶

۰۱ . ۸



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازنده ۲

رشته تحصیلی/کد درس: مهندسی کامپیوتر(سخت افزار) ۱۱۱۵۲۱۰

۷- با اجرای برنامه زیر مقدار ثابت **AL** را در خروجی کدام است؟

TABLE: DB 3FH, 06H, 5BH, 4FH

DB 66H, 6DH, 7DH, 27H

DB 7FH, 6FH

LOOK: MOV AL, 5

MOV BX, OFFSET TABLE

XLAT

AL=7FH .۴

AL=05H .۳

AL=6DH .۲

AL=23H .۱

۸- بیت **D** جهت جریان داده را نشان می دهد، اگر **D=0** باشد جریان داده ازو اگر **D=1** باشد جریان داده ازاست.

۲. میدان R/M - میدان R/M

۱. میدان R/M - میدان REG

۴. میدان REG - میدان REG

۳. میدان REG - میدان R/M

۹- اگر **AX=1001H** و **DX=20FFH** باشد محتویات ثابت پرچم را پس از دستور **ADD AX,DX** کدام گزینه است؟

۲. Z=0,C=0,A=1,S=0,P=0,O=0

۱. Z=1,C=0,A=1,S=0,P=1,O=1

۴. Z=0,C=1,A=1,S=1,P=1,O=0

۳. Z=1,C=1,A=1,S=0,P=1,O=1

۱۰- اگر **DL=0F3H** و **BH=72H** باشد حاصل تفاضل **BH** از **DL** در کدام گزینه است؟

DL=F7H .۴

BH=F7H .۳

DL=33H .۲

BH=7FH .۱



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازنده ۲

رشته تحصیلی/کد درس: مهندسی کامپیوتر(سخت افزار)۱۱۱۵۲۱۰

۱۱- با اجرای برنامه زیر چه عددی در ثبات AL قرار می گیرد؟

MOV AL,5
MOV CL,3
MUL CL
AAM

0205H .۱ 0502H .۲ 3030H .۳ 3235H .۴

۱۲- آخرین دستور اجرا در یک رویه بایدباشد.

END .۱ OUT .۲ RET .۳ JMP .۴

۱۳- دستور پنتیوم LOOPD 4 ثباترا کاهش میدهد تا در مورد یک پرش در ازای 0 تصمیم بگیرد.

SETE .۱ ECX .۲ JNE .۳ JBE .۴

۱۴- با اجرای دستور LEAVE کدام ثبات ها مجدداً با مقدار قبلی شان معکوس می شوند؟

SP,BP .۱ CX,IP .۲ CS,IP .۳ BP,IP .۴

۱۵- خروجی PCLK مواد ساعت 8284A.....مگاهرتز است، به شرطی که اسیلاتور کریستال در 14MHZ کار کند ؟

4MHZ .۱ 6MHZ .۲ 2.33MHZ .۳ 3.33MHZ .۴

۱۶- سیکل کاری سیگنال (CLK) و سیکل کاری سیگنال (PCLK) به ترتیب کدام است؟

66% - 33% .۱ 66% - 50% .۲ 33% - 50% .۳ 50% - 33% .۴



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازنده ۲

رشته تحصیلی/کد درس: مهندسی کامپیوتر(سخت افزار) ۱۱۱۵۲۱۰

۱۷- اگر پایه **READY** در ریزپردازنده های **8086/8088** زمین شود، حالت.....را به سیکل گذرگاه **8086/8088** اضافه می کند.

۱. شیفتر رجیستری ۲. انتظار ۳. مینیمم ۴. ماکزیمم

۱۸- **74LS636** میتواند.....بیت را که خطا دارند اصلاح کند.

۱. ۲ ۲. ۴ ۳. ۱ ۴. ۸

۱۹- کدام یک از حافظه های زیر بصورت فیوزی برنامه ریزی می شود؟

۱. ROM ۲. EEROM ۳. EPROM ۴. PROM

۲۰- یکی از عیب های حافظه **DRAM** نیاز به پایه های آدرس متعدد است که برای رفع این مشکل از روش.....پایه های آدرس استفاده می شود.

۱. دی مالتی پلکس کردن ۲. مالتی پلکس کردن
۳. سطر و ستونی کردن ۴. دیکود کردن

۲۱- شماره پورت یک دستور **I/O** رشته ای در کجا ذخیره میشود؟

۱. CX ۲. DX ۳. DEC ۴. OUT

۲۲- اختلاف عمده بین دیکد کردن حافظه و دیکد کردن **I/O** در چیست؟

۱. تعداد پایه های خروجی متصل به مالتی پلکسر ۲. تعداد پایه های آدرس متصل به مالتی پلکسر
۳. تعداد پایه های خروجی متصل به دیکدر ۴. تعداد پایه های آدرس متصل به دیکدر

۲۳- در **LCD** پایه **VEE** به چه منظور استفاده می شود؟

۱. تنظیم میزان روشنایی ۲. انتخاب نوشتن یا خواندن
۳. انتخاب ورودی ۴. انتخاب انتخاب داده یا دستور

۲۴- آدرس بازگشت از وقفه در کجا ذخیره می شود؟

۱. IF,TF ۲. TF,IP ۳. IP,CS ۴. IF,CS

۲۵- در واحد انتخاب تراشه (**EA** و **XL**) دارای پایه برای انتخاب امکانات جانبی است.

۱. ۳ ۲. ۵ ۳. ۷ ۴. ۹



زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازنده ۲

رشته تحصیلی/کد درس: مهندسی کامپیوتر(سخت افزار) ۱۱۱۵۲۱۰

سوالات تشریحی

۱- یک DAC0830 را به ریزپردازنده 8086 وصل کنید به نحوی که در مکان 20H از پورت I/O هشت بیتی کار کند و مدار را رسم کنید؟

۲- فرض کنید DS=1000H ، SS=1100H ، BP=1200H ، SI=0100H است. آدرس دستیابی شده بوسیله هر یک از دستورات زیر را با فرض عمل در مد واقعی ، بدست آورید؟

الف) MOV EAX,[BP+200H]

ب) MOV AL,[BP+SI-200H]

پ) MOV AL,[SI-0100H]

۳- برنامه ای بنویسید که محتوای AX را با استفاده از دستورات انتقال داده ها(شیفت) در ۱۴ ضرب کند؟

۴- اتصال مولد ساعت (8284A) را به ریزپردازنده های (8086/8088) و اتصال سیگنال ریست را بوسیله رسم شکل نشان دهید؟

۵- یک واسط حافظه ۱۶ بیت پهن بسازید که حاوی حافظه SRAM در مکانهای 06000H-06FFFH باشد؟

ریزپردازنده ۲ ترم دوم ۹۳-۹۲

د	1
الف	2
ج	3
ج	4
ج	5
ب.ب	6
ب.ب	7
ج	8
ب.ب	9
الف	10
د	11
ج	12
ب.ب	13
الف	14
ج	15
د	16
ب.ب	17
ج	18
د	19
الف	20
ب.ب	21
د	22
الف	23
ج	24
ج	25